Начало работы:

1. Проект -> Создать проект -> Создать проект в текущей директории.   
   После этого в выбранной директории создадутся папки:  
   - CA  
   - VP   
   - SCM  
   - VM  
   В каждой папке появятся файлы-заготовки RCS с шаблоном кода на языке Reflex
2. Кнопка Редактирование открывает редактор с .rcs файлами.
3. После редактирования кода на языке Reflex запускаем скрипт BUILD
4. Вывод скрипта делится на две части: Вывод транслятора из языка Reflex в язык C и вывод компилятора.   
   Вывод транслятора: Если пишется, что PASS ONE COMPLETE. PASS TWO COMPLETE. – Значит, ошибок в коде на языке Reflex нет.  
   Вывод компилятора – стандартный вывоз компилятора GCC. Если ошибок нет и появляется строчка Скопировано файлов – 1, то ошибок при создании DLL нет.
5. Если нет ошибок и DLL сгенерировано, можно приступать к верификации.

В окне «Окно верификации» Нажмите кнопку запуска верификации. Верификация началась.

Состояние алгоблоков можно проверить, открыв панели состояний алгоблоков БУС, БУВ, ВОУ И АУ.

По завершению верификации появится сообщение «Верификация завершена!»

Требуемые префиксы сообщений алгоблоков:

АУ:

- КОМ2АУ\_ - входные сообщения алгоритма;

- АУ2ГИО\_ - выходные сообщения алгоритма;

ВОУ:

- БУС2ВОУ\_ - входные сообщения от блока управления сценариями имитатору объекта

- ВОУ2ГИО\_ - выходные сообщения от объекта управления

БУС:

- БУС2ВОУ\_ - выходные команды объекту управления

- КОМ2АУ\_ - выходные сообщения алгоритму

- БУС2БВ\_ - выходные сообщения верификатору

- БВ2БУС\_ - входные сообщения от верификатора

БВ:

- АУ2ГИО\_\_ - выходные сообщения алгоритма;

- БУС2БВ\_ - входные сообщения от БУС

- БВ2БУС\_ - выходные сообщения от для БВ

- БВ2ГИО\_ = выходные команды для ГИО

Инструкция по написанию алгоблоков:

1. Префиксы Сообщений
2. Ключевые слова в сообщениях (Ввести БВ2ГИО\_ОШИБКА\_ и БВ2ГИО\_УСПЕШНО\_
3. Сообщение о конце верификации (БВ2ГИО\_ВерификацияЗавершена)

На будущее: чтобы префиксы загружались из Конфиг файла